

1564ИП5 ЭП

Аналог 54НС280.

9-ти разрядная схема контроля четности.

Технология – КМОП 3мкм процесс.

Технические условия исполнения АЕЯР.431200.424-13ТУ.

Предназначены для применения в радиоэлектронной аппаратуре специального назначения.

Основные характеристики:

Диапазон напряжений питания от 2,0 В до 6,0 В.

Предельное напряжение питания до 7,0 В.

Диапазон рабочих температур от -60 °С до + 125 °С.

Время задержки распространения сигнала ≤ 35 нс при $U_{CC} = 6,0$ В, $C_L = 50$ pF, $T = 25$ °С.

Выходное напряжение низкого уровня $\leq 0,26$ В при $U_{CC} = 6,0$ В, $I_O = 5,2$ мА, $T = 25$ °С.

Выходное напряжение высокого уровня $\geq 5,5$ В при $U_{CC} = 6,0$ В, $I_O = 5,2$ мА, $T = 25$ °С.

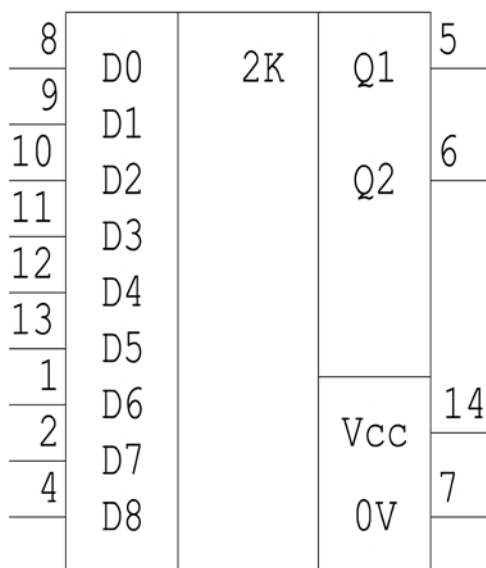
Предельное знач. входного и выходного напряжений от -0,5 В до $(U_{CC} + 0,5)$ В.

Стойкость к воздействию спецфакторов по группам исполнения:

7.И₁-3У_С, 7.И₆-2У_С, 7.И₇-5У_С, 7.С₁-1У_С, 7.С₄-5У_С, 7.К₁-1К, 7.К₄-1К для диапазона напряжения питания от 2,0 В до 6,0 В.

7.И₁-3У_С, 7.И₆-2х5У_С, 7.И₇-5У_С, 7.С₁-4У_С, 7.С₄-5У_С, 7.К₁-1К, 7.К₄-1К для диапазона напряжения питания от 3,0 В до 6,0 В.

Рис. 1 Условное графическое обозначение микросхем 1564ИП5 ЭП.



Т а б л и ц а 1. Назначение выводов микросхем 1564ИП5 ЭП.

№ вывода	Обозначение вывода	Назначение вывода
1	D6	Вход
2	D7	Вход
3	NC	Не подключен
4	D8	Вход
5	Q1	Выход четности
6	Q2	Выход нечетности
7	0V	Общий
8	D0	Вход
9	D1	Вход
10	D2	Вход
11	D3	Вход
12	D4	Вход
13	D5	Вход
14	V _{CC}	Питание

Т а б л и ц а 2. Таблица истинности микросхем 1564ИП5 ЭП.

Входы D0-D8	Выходы	
	Q1	Q2
Четное кол-во логических единиц на входах D0-D8	Н	L
Нечетное кол-во логических единиц на входах D0-D8	L	Н

L - Низкий уровень;
Н - Высокий уровень.

Т а б л и ц а 3. Электрические параметры микросхем 1564ИП5 ЭП при приемке и поставке.

Наименование параметра, единица измерения, режим измерения	Буквенное обозначение параметра	Норма параметра		Температура среды, °С
		не менее	не более	
1. Максимальное выходное напряжение низкого уровня, В, при: $U_{CC} = 2,0 \text{ В}, U_{IL} = 0,3 \text{ В}, U_{IH} = 1,5 \text{ В}, I_O = 20 \text{ мкА}$	$U_{OL \max}$	-	0,10	25±10, -60, 125
$U_{CC} = 4,5 \text{ В}, U_{IL} = 0,9 \text{ В}, U_{IH} = 3,15 \text{ В}, I_O = 4,0 \text{ мА}$		-	0,26 0,40 0,40	25±10 -60 125
$U_{CC} = 6,0 \text{ В}, U_{IL} = 1,2 \text{ В}, U_{IH} = 4,2 \text{ В}, I_O = 5,2 \text{ мА}$		-	0,26 0,40 0,40	25±10 -60 125
2. Минимальное выходное напряжение высокого уровня, В, при: $U_{CC} = 2,0 \text{ В}, U_{IL} = 0,3 \text{ В}, U_{IH} = 1,5 \text{ В}, I_O = 20 \text{ мкА}$	$U_{OH \min}$	1,9	-	25±10, -60, 125
$U_{CC} = 4,5 \text{ В}, U_{IL} = 0,9 \text{ В}, U_{IH} = 3,15 \text{ В}, I_O = 4,0 \text{ мА}$		4,0 3,7 3,7	-	25±10 -60 125
$U_{CC} = 6,0 \text{ В}, U_{IL} = 1,2 \text{ В}, U_{IH} = 4,2 \text{ В}, I_O = 5,2 \text{ мА}$		5,5 5,2 5,2	-	25±10 -60 125
3. Входной ток низкого уровня, мкА, при: $U_{CC} = 6,0 \text{ В},$ $U_{IL} = 0 \text{ В}$	I_{IL}	-	/ -0,1/ / -0,1/ / -1,0/	25±10 -60 125
4. Входной ток высокого уровня, мкА, при: $U_{CC} = 6,0 \text{ В},$ $U_{IH} = U_{CC}$	I_{IH}	-	0,1 0,1 1,0	25±10 -60 125
5. Ток потребления, мкА, при: $U_{CC} = 6,0 \text{ В},$ $U_{IL} = 0 \text{ В}, U_{IH} = U_{CC}$	I_{CC}	-	4,0 80 80	25±10 -60 125
6. Динамический ток потребления, мА, при: $U_{CC} = 6,0 \text{ В}, f = 10,0 \text{ МГц}$	I_{OCC}	-	20,0	25±10
7. Время задержки распространения при включении и выключении, нс, при: $U_{CC} = 2,0 \text{ В}, C_L = 50 \text{ пФ}$	$t_{PHL},$ t_{PLH}	-	205 305	25±10 -60, 125
$U_{CC} = 4,5 \text{ В}, C_L = 50 \text{ пФ}$		-	41 61	25±10 -60, 125
$U_{CC} = 6,0 \text{ В}, C_L = 50 \text{ пФ}$		-	35 52	25±10 -60, 125
8. Входная емкость, пФ, при $U_{CC} = 0 \text{ В}$	C_I	-	10,0	25±10

Т а б л и ц а 4. Предельно допустимые и предельные режимы эксплуатации микросхем 1564ИП5 ЭП.

Наименование параметра режима, единица измерения	Буквенное обозначение параметра	Норма параметра				Время воздействия предельного режима эксплуатации
		предельно допустимый режим		предельный режим		
		не менее	не более	не менее	не более	
Напряжение питания, В	U_{CC}	2,0	6,0	минус 0,5	7,0	–
Входное напряжение, В	U_I	0	U_{CC}	минус 0,5	$U_{CC} + 0,5$	–
				минус 1,5	$U_{CC} + 1,5$	5 мс
Напряжение подаваемое на выход, В	U_O	0	U_{CC}	минус 1,5	$U_{CC} + 1,5$	–
				минус 0,5	$U_{CC} + 0,5$	–
Ток через один любой вход, мА	I	–	–	–	20	–
Ток через один любой выход, мА	I_O	–	5,2	–	25	–
Ток постоянный (средний) через вывод V_{CC} и «общий», мА	I_I	–	–	–	50	–
Рассеиваемая мощность, мВт	P_{tot}	–	–	–	400 ¹⁾	–
Длительность фронта и спада входного сигнала, нс, при: $U_{CC} = 2,0$ В $U_{CC} = 4,5$ В $U_{CC} = 6,0$ В	$\tau_{\phi}, \tau_{сп}$	–	6 ²⁾	–	1000 ³⁾	–
		–	6 ²⁾	–	500 ³⁾	–
		–	6 ²⁾	–	400 ³⁾	–
Емкость нагрузки, пФ	C_L	–	50 ²⁾	–	500	–

¹⁾ В диапазоне температур от минус 60 до 100 °С. В диапазоне температур от 100 до 125 °С норма снижается с коэффициентом 12 мВт/°С.
²⁾ При измерении динамических параметров.
³⁾ Динамические параметры не регламентируются.

Наработка микросхем до отказа T_H в режимах и условиях эксплуатации, допускаемых ТУ исполнения, при температуре окружающей среды (температуре эксплуатации) не более $(65 + 5) ^\circ\text{C}$ не менее 100000 ч, а в облегченном режиме: при $U_{CC} = 5 \text{ В} \pm 10\%$ - не менее 120000 ч.

Масса микросхем: не более 1 г.

Варианты конструктивного исполнения для поставок заказчику:

- в корпусе типа 401.14-5М с золотым покрытием (1564ИП5Т ЭП);
- в корпусе типа 401.14-5.07НБ с никелевым покрытием (1564ИП5Т1 ЭП);
- кристаллы без корпуса и без выводов в составе пластин.

Возможно иное исполнение по требованиям Заказчика.

Обозначение микросхем при заказе (в договоре на поставку)

1564ИП5Т ЭП – АЕЯР.431200.424-13ТУ.

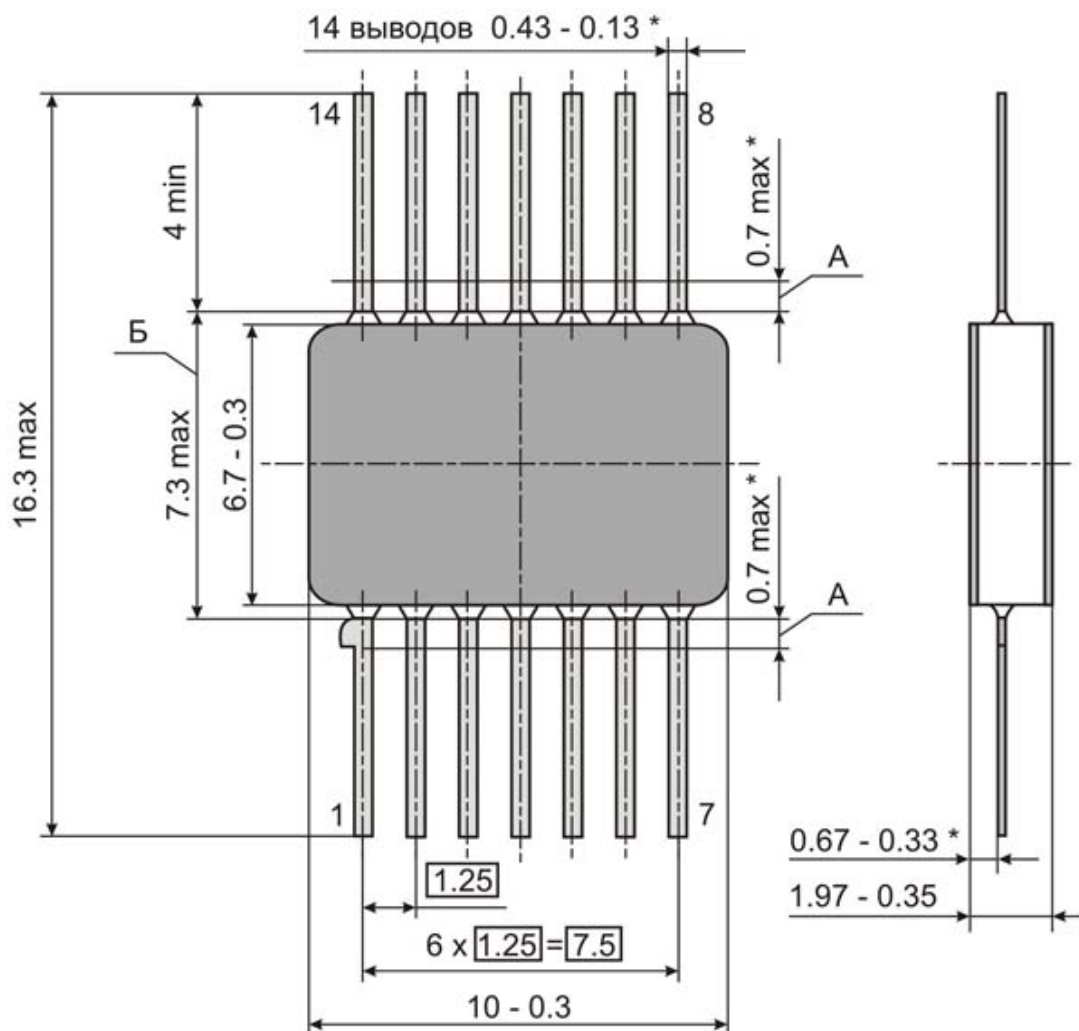
При заказе микросхем, предназначенных для автоматической сборки (монтажа) аппаратуры, после обозначения ТУ ставят букву «А»:

1564ИП5Т ЭП – АЕЯР.431200.424-13ТУ, А.

Обозначение микросхем при заказе в бескорпусном исполнении на общей пластине:

Б1564ИП5-4 ЭП – АЕЯР.431200.424-13ТУ.

Рис. 2. Корпус 401.14-5
размеры в миллиметрах.



А - длина вывода, в пределах которой производится контроль смещения плоскостей симметрии выводов от номинального расположения.

Б - ширина зоны, которая включает действительную ширину микросхемы и часть выводов, непригодную для монтажа.

Для более полной информации о микросхеме использовать АЕЯР.431200.424ТУ и АЕЯР.431200.424-13ТУ, КСНЛ.431295.001Э3, КСНЛ.431295.001ТБ1.